

RÉPONSE À UN BESOIN INDUSTRIEL DES FOURNISSEURS DE BLOCS DE CIRCUITS PRÉDÉFINIS. ILS N'ONT ACTUELLEMENT AUCUNE SOLUTION DE TRAÇABILITÉ DE LEUR MODÈLE VIRTUEL UNE FOIS LIVRÉS À LEURS CLIENTS.



### INFORMATIQUE ET ÉLECTRONIQUE

**INVENTEURS / LABORATOIRES** Laboratoire d'Informatique, de Robotique et de Microélectronique de Montpellier

**PI** Brevet déposé

**PARTENARIAT RECHERCHE** Start-up

### CONTEXTE

Les circuits microélectroniques intègrent de plus en plus de blocs prédéfinis qui sont achetés par les fabricants auprès de fournisseurs spécialisés. Ces blocs (appelés « semiconductor design IP » ou « blocs IP ») se matérialisent par des fichiers de description de circuits réutilisables qui sont incorporés à la conception finale des produits microélectroniques. Ces derniers, pouvant être constitués pour l'essentiel de ces blocs provenant de multiples fournisseurs. Ces sociétés sont sujettes à de fortes contrefaçons avec une difficulté de valorisation de leurs modèles en l'absence de solutions techniques pour comptabiliser la diffusion de leurs modèles en nombre de pièces circuits physiques unitaires.

### BENEFICES

La solution d'Algodone bouleverse le modèle économique des vendeurs d'IP's. L'invention se calque sur le principe de la gestion des licences logicielles (SLM ou « Software License Manager »). Chaque pièce circuit terminale qui contient le modèle du bloc circuit prédéfini est rendue unique par un procédé qu'il est possible de comparer à un concept d'ADN (cet ADN identifie de manière univoque chaque unité). L'activation peut donc permettre une comptabilisation unitaire. Elle permet un contrôle très fin de la diffusion des modèles et de mettre en place un schéma à base de royalties.

### APPLICATIONS

Marché de l'activation des IPs sur circuits programmables.

#### CONTACT

Business développement  
business@axlr.com  
+ 33 (0)4 48 19 30 01